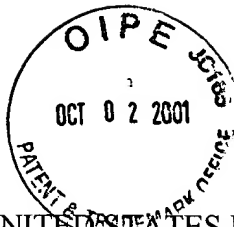


35.C15623



#4/1238125
Dade
PATENT APPLICATION

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Application of:)
MAHITO SHINOHARA) Examiner: Not Yet Assigned
Application No.: 09/875,010) Group Art Unit: 2812
Filed: June 7, 2001)
For: CHARGE TRANSFER APPARATUS) October 1, 2001

Commissioner for Patents
Washington, D.C. 20231

CLAIM TO PRIORITY

Sir:

Applicant hereby claims priority under the International Convention and all rights to which he is entitled under 35 U.S.C. § 119 based upon the following Japanese

Priority Applications:

2000-172215, filed June 8, 2000 and

2001-146482, filed May 16, 2001.

Certified copies of the priority documents are enclosed.

Applicant's undersigned attorney may be reached in our New York office by telephone at (212) 218-2100. All correspondence should continue to be directed to our address given below.

Respectfully submitted,


Attorney for Applicant

Registration No. 43,279

FITZPATRICK, CELLA, HARPER & SCINTO
30 Rockefeller Plaza
New York, New York 10112-3801
Facsimile: (212) 218-2200
NY_MAIN200396V1

RECEIVED
OCT - 3 / 2001
TC 2800 MAIL ROOM



日本国特許庁
JAPAN PATENT OFFICE

CF0 15629 US/k
Appln. No. 09/875,010
GAU:2812

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2000年 6月 8日

出願番号

Application Number:

特願2000-172215

出願人

Applicant(s):

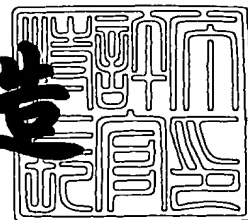
キヤノン株式会社

RECEIVED
OCT -3 2001
TC 2800 MAIL ROOM

2001年 6月19日

特許庁長官
Commissioner,
Japan Patent Office

及川耕造



出証番号 出証特2001-3057385

【書類名】 特許願

【整理番号】 4210032

【提出日】 平成12年 6月 8日

【あて先】 特許庁長官殿

【国際特許分類】 H01L 27/14
H04N 5/335

【発明の名称】 電荷転送装置および固体撮像装置

【請求項の数】 13

【発明者】

【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会社
社内

【氏名】 篠原 真人

【特許出願人】

【識別番号】 000001007

【氏名又は名称】 キヤノン株式会社

【代表者】 御手洗 富士夫

【代理人】

【識別番号】 100065385

【弁理士】

【氏名又は名称】 山下 穰平

【電話番号】 03-3431-1831

【手数料の表示】

【予納台帳番号】 010700

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9703871

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 電荷転送装置および固体撮像装置

【特許請求の範囲】

【請求項 1】 一導電型の半導体基板と、該半導体基板中に形成され且つ該半導体基板と接合してダイオードを形成する、該半導体基板とは反対の導電型の電荷転送領域と、該電荷転送領域に信号電荷を入力するための信号電荷入力部と、該電荷転送領域から転送されてきた信号電荷を蓄積するための信号電荷出力部と、該半導体基板に電位勾配を与えるための複数の独立の電位供給手段とを有し、該複数の電位供給手段により形成された電位勾配によって該電荷転送領域にある信号電荷を転送してなる電荷転送装置。

【請求項 2】 請求項 1 に記載の電荷転送装置において、前記電荷転送領域は信号電荷が入力される前には完全空乏化していることを特徴とする電荷転送装置。

【請求項 3】 請求項 2 に記載の電荷転送装置において、前記電荷転送領域は前記半導体基板中に埋め込まれ、前記半導体基板と埋め込み型ダイオードを形成していることを特徴とする電荷転送装置。

【請求項 4】 一導電型の半導体基板と、該半導体基板中に形成され該半導体基板とは反対の導電型のウエルと、該ウエル中に形成され且つ該ウエルと接合してダイオードを形成する、該ウエルとは反対の導電型の電荷転送領域と、該電荷転送領域に信号電荷を入力するための信号電荷入力部と、該電荷転送領域から転送されてきた信号電荷を蓄積するための信号電荷出力部と、該ウエルに電位勾配を与えるための複数の独立の電位供給手段とを有し、該複数の電位供給手段により形成された電位勾配によって該電荷転送領域にある信号電荷を転送してなる電荷転送装置。

【請求項 5】 請求項 4 に記載の電荷転送装置において、前記電荷転送領域は信号電荷が入力される前には完全空乏化していることを特徴とする電荷転送装置。

【請求項 6】 請求項 5 に記載の電荷転送装置において、前記電荷転送領域は前記ウエル中に埋め込まれ、前記ウエルと埋め込み型ダイオードを形成してい

ることを特徴とする電荷転送装置。

【請求項 7】 一導電型の半導体領域と、該半導体領域内に 2 次元的に配列されたフォトダイオードと、該フォトダイオードの各列間に配置された、該半導体領域と接合部を形成する該半導体領域とは反対の導電型の電荷転送領域と、該フォトダイオードから該電荷転送領域に信号電荷を転送入力するための転送電極と、該電荷転送領域から転送されてきた信号電荷を蓄積するための信号電荷出力部と、該半導体領域に電位勾配を与えるための複数の独立の電位供給手段とを有し、該複数の電位供給手段により形成された電位勾配によって該電荷転送領域に入力された信号電荷を列方向に転送してなる固体撮像装置。

【請求項 8】 請求項 7 に記載の固体撮像装置において、前記電荷転送領域は信号電荷が入力される前には完全空乏化していることを特徴とする固体撮像装置。

【請求項 9】 請求項 8 に記載の固体撮像装置において、前記電荷転送領域は前記半導体領域中に埋め込まれ、前記半導体領域と埋め込み型ダイオードを形成していることを特徴とする固体撮像装置。

【請求項 10】 請求項 7 に記載の固体撮像装置において、各列の信号電荷出力部に出力された信号電荷を別形態の電気信号に変換する変換手段を各列に有し、各列の該電気信号を順次読み出すことによって撮像信号を形成する読み出し回路を備えたことを特徴とする固体撮像装置。

【請求項 11】 請求項 10 に記載の固体撮像装置において、信号電荷を別形態の電気信号へ変換する前記変換手段は絶縁ゲート型電界効果トランジスタで構成される増幅器であることを特徴とする固体撮像装置。

【請求項 12】 請求項 7 に記載の固体撮像装置において、各列の前記信号電荷出力部に出力された信号電荷を転送するための電荷転送素子と、該電荷転送素子の最終出力段に接続し、転送された信号電荷を別形態の電気信号に変換する変換手段とを有し、該変換手段からの電気信号を順次読み出すことによって撮像信号を形成することを特徴とする固体撮像装置。

【請求項 13】 請求項 12 に記載の固体撮像装置において、前記電荷転送素子は CCD であることを特徴とする固体撮像装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は電荷転送装置および固体撮像装置に関するものである。

【0002】

【従来の技術】

従来の電荷転送装置には、CCD (Charge Coupled Device) やCSD (Charge Sweep Device; 特公昭63-38866号公報、特開平2-63314号公報) があり、ともに主として固体撮像装置に応用されている。これらはともに、半導体上に形成されたMOSダイオードで構成され、MOSのゲート電極電位制御によってできる半導体界面部近傍の空乏層に信号電荷が入力されるが、その転送の方法はCCDとCSDとでは異なる。すなわち、CCDは複数のMOSダイオードが多段接続された構成になっており、各段毎にポテンシャル井戸が形成され、複数の独立した信号電荷がこれら複数のポテンシャル井戸に割り振られる。各段のMOSのゲート電極を順次変えることでポテンシャル井戸の位置を順次移動し、その移動にしたがって上記複数の信号電荷を同時に転送する。CSDではやはり複数のMOSダイオードを多段に接続するか、または1つのMOSダイオードで構成されるが、ひとつのCSD転送路は1度にひとつの信号電荷を受け入れるだけであり、CSD転送路全体でひとつのポテンシャル井戸を形成できるため転送できる最大電荷は大きい。電荷の転送はMOSのゲート電極電位を順次変えることにより、ポテンシャル井戸におけるポテンシャル障壁位置を順次移動させて行う。

【0003】

これらの電荷転送装置における転送中に混入する雑音としては半導体基板またはMOSの界面部から発生する暗電流以外は少なく、CCD、CSDとも低雑音の信号電荷転送が可能である。

【0004】

【発明が解決しようとする課題】

しかしながら上記CCD、CSDが固体撮像装置に使われる場合、以下のよう

な課題があった。

【0005】

CCD固体撮像装置の中でもっとも広く用いられているインターライン方式のCCDでは、光信号検出用フォトダイオードが2次元的に複数配列され、上記フォトダイオード列の間に信号電荷転送用のCCDが配置される。この方式において感度を高めるためにフォトダイオード面積を広げるとCCD面積は狭めねばならない。一方、一列のフォトダイオードの各信号電荷は一列のCCDにおける複数のポテンシャル井戸に一齐に送られた後に転送されるので、CCDが転送できるフォトダイオードひとつ当たりの最大電荷量は、ひとつのポテンシャル井戸を形成するMOSダイオード一段の面積に比例する。したがってCCD面積を小さくすると、受け入れ可能な最大電荷量は制限される。フォトダイオードひとつ当たりの取り扱い最大信号電荷量は撮像装置のダイナミックレンジを決めるものであり、インターライン方式のCCDは高感度設計と高ダイナミックレンジ設計とが裏腹の関係にあるという課題があった。

【0006】

一方、CSD固体撮像装置の構成は、インターライン方式のCCDと同様、フォトダイオード列間にCSD電荷転送路が配置される。しかしこの場合は、一列のCSD全域でひとつのフォトダイオードの信号電荷を受け入れるので、CSDの転送路幅を狭めても、受け入れ可能な最大電荷量が制限されることは実際上なく、取り扱い最大電荷量はひとつのフォトダイオードの最大蓄積電荷量で決まる。よって、CSD固体撮像装置ではフォトダイオード面積を広げることで、高感度化と高ダイナミックレンジ化とが同時に実現できる。しかるにCSDは1度にひとかたまりの信号電荷しか転送できないので、その動作は必然的に線順次駆動となり、信号転送されるために選択された行にあるフォトダイオードの信号電荷は高速で転送することが要求される。特に動画用撮像装置の場合には一行の信号読み出し時間が規格で決まっており、この時間内にフォトダイオードの信号電荷をCSD転送路の出力端まで転送しきらなければならないという課題があった。

【0007】

この課題を解決しようとして考えられたCSDの電荷転送方法を図9(a)～

図 9 (e) によって説明する。図 9 (a) は C S D の概略的断面図、図 9 (b) ~ (e) はその転送方法を説明するためのポテンシャル図である。図 9 (a) において、1 は半導体基板であり、ここでは p 型基板とする。2 は絶縁膜、3 はポリシリコン等で作られるゲート電極であり、半導体基板 1、絶縁膜 2、ゲート電極 3 で MOS ダイオードが形成されている。 $\phi 1$, $\phi 2$, $\phi 3$, $\phi 4$, $\phi 5$ は電極 3 に電位を供給する端子であり、それぞれ互いにある間隔をおいた位置で電位が供給されるようになっている。4 はポリシリコン等で作られるゲート電極であり、半導体基板 1、絶縁膜 2、ゲート電極 4 で MOS ダイオードが形成されている。 ϕs は電極 4 に電位を供給する端子である。

【 0 0 0 8 】

図 9 中の (b), (c), (d), (e) は電荷転送路すなわち上記 MOS ダイオードの下の半導体界面部近傍のポテンシャルを示しており、信号電荷 Q_{sig} が転送されていくようすを示している。この場合、転送される信号電荷担体は電子であり、図 9 (b) においては端子 $\phi 2$, $\phi 3$, $\phi 4$, $\phi 5$ は電極 3 の下の半導体基板 1 の界面が空乏化するのに十分な高い電位になる。この時、端子 $\phi 1$ は端子 $\phi 2$ よりも低い電位に設定され、電極 3 の端子 $\phi 1$, $\phi 2$ 間には電位勾配が生じ、したがってこの下の転送路にも電位勾配ができるため、この場合にある電子は図 9 中 X 方向にドリフト運動する。その後、図 9 (c), (d), (e) で示すように、電極 3 において電位勾配を与える場所を順次シフトしていくことにより、信号電荷はドリフト運動で移動していく。電極 3 の端に接する電極 4 には、端子 ϕs によって端子 $\phi 5$ よりもさらに高い電位が与えられることでその下の半導体界面部に深いポテンシャル井戸が形成されており、最終的に信号電荷はこの井戸に集められる。

【 0 0 0 9 】

以上説明したような電位勾配を用いた C S D は、主として電荷の拡散によって電荷転送を行う C C D よりも信号電荷の運動の速さは大きくとれるが、以下のような課題のために撮像装置に要求される十分高速な電荷転送を実現することは難しい。

【 0 0 1 0 】

(1) . MOS電極一半導体界面間容量、半導体界面一半導体バルク間容量が直列接続した構造となっているため、MOS電極に加えられた電位勾配に、この容量分割比をかけた値が転送路である半導体界面に加えられただけである。この容量分割比は通常0.1から0.3程度と小さい。

【0011】

(2) . MOS電極に電位勾配を与えるとその部分にオーミック電流が流れるため大きな電位勾配をかけるのが難しい。

【0012】

(3) . 転送路である半導体界面部における電荷の易動度は半導体バルク中の易動度よりも小さい。

【0013】

以上のような課題があるため、CSDは多量の信号電荷を扱うことが要求される赤外線撮像装置には広く使われてはいるものの、信号の読み出しスピードが速い可視域の撮像装置として使うことは困難であった。

【0014】

【課題を解決するための手段および作用】

以上述べたようなCCD、CSDの課題を解決するため、本発明における電荷転送装置は、一導電型の半導体基板と、該半導体基板中に形成され且つ該半導体基板と接合してダイオードを形成する、該半導体基板とは反対の導電型の電荷転送領域と、該電荷転送領域に信号電荷を入力するための信号電荷入力部と、該電荷転送領域から転送されてきた信号電荷を蓄積するための信号電荷出力部と、該半導体基板に電位勾配を与えるための複数の独立の電位供給手段とを有し、該複数の電位供給手段により形成された電位勾配によって該電荷転送領域にある信号電荷を転送してなるものである。

【0015】

また本発明における電荷転送装置は、一導電型の半導体基板と、該半導体基板中に形成され該半導体基板とは反対の導電型のウエルと、該ウエル中に形成され且つ該ウエルと接合してダイオードを形成する、該ウエルとは反対の導電型の電荷転送領域と、該電荷転送領域に信号電荷を入力するための信号電荷入力部と、

該電荷転送領域から転送されてきた信号電荷を蓄積するための信号電荷出力部と、該ウエルに電位勾配を与えるための複数の独立の電位供給手段とを有し、該複数の電位供給手段により形成された電位勾配によって該電荷転送領域にある信号電荷を転送してなるものである。

【0016】

上記の構成の電荷転送装置においては、信号電荷出力部の電位と半導体基板又はウエルの電位とを適切な値に設定することで、電荷転送領域が完全に空乏化するように電荷転送領域の不純物濃度をあらかじめ制御することが望ましい。

【0017】

上記電荷転送領域が完全空乏化した状態で信号電荷入力部から入力された信号電荷は、半導体基板又はウエルに電位勾配を与えることにより生じた電荷転送領域における電位勾配によってドリフト転送される。

【0018】

上記電荷転送装置はCSDと同じように、一度の転送動作で転送できるのはひとかたまりの信号電荷だけであるが、電荷転送路はMOSダイオードの半導体界面ではなく電荷転送路側の領域が完全空乏化するPN接合ダイオードであるため、半導体基板又はウエルに加えた電位勾配はそのまま電荷転送路における電位勾配となる。また、半導体の抵抗は、MOSのゲート電極として一般的なポリシリコンよりも十分に大きく設定できるため大きな電位勾配をかけやすい。さらに、埋め込み型ダイオード構造を採用することにより電荷転送路となる領域が半導体基板又はウエル内部に形成されれば、転送される信号電荷の易動度は半導体界面部における易動度よりも大きくなる。

【0019】

このような効果があるため、本発明の電荷転送装置を固体撮像装置の電荷転送部として用いれば高速の線順次信号電荷転送を実現できるため、可視光動画用途にも対応可能である。しかもインターライン方式のCCD固体撮像装置と異なり、転送路を狭くしても実際上では取り扱い最大電荷量を制限することがないため、フォトダイオード面積を広くとることにより高感度、高ダイナミックレンジの固体撮像装置を提供することができる。

【 0 0 2 0 】

【実施例】

以下、本発明の実施例について図面を用いて詳細に説明する。

【第 1 の実施例】

図 1 (a) は本発明の電荷転送装置の第 1 の実施例を示す断面図、図 1 (b) ~ (e) はその転送方法を示すポテンシャル図である。

【 0 0 2 1 】

図 1 (a) において、1 は P 型の半導体基板、2 は半導体界面上の絶縁膜であり、図 9 と同じ符号を付している。5 は電荷転送領域（電荷転送路）となる不純物濃度の小さい N 型半導体領域、6 は信号電荷入力部となる N 型半導体領域、7 は N 型半導体領域 6 にある信号電荷担体（ここでは電子）を電荷転送領域となる N 型半導体領域 5 へ転送入力するためのゲート電極、8 はゲート電極 7 に電位を与えるための端子、9 は転送されてきた信号電荷の信号電荷出力部となる N 型半導体領域、10 は電荷転送領域となる N 型半導体領域 5 にある電子を信号電荷出力部となる N 型半導体領域 9 へ転送出力するためのゲート電極、11 はゲート電極 10 に電位を与えるための端子、12 は信号電荷入力部となる N 型半導体領域 6 の近傍に位置し、この位置における半導体基板に電位を与えるための P 型半導体領域、13 は P 型半導体領域 12 に電位を与えるための端子、14 は信号電荷出力部となる N 型半導体領域 9 の近傍に位置し、この位置における半導体基板に電位を与えるための P 型半導体領域、15 は P 型半導体領域 14 に電位を与えるための端子である。

【 0 0 2 2 】

図 1 における (b) , (c) , (d) , (e) は、信号電荷転送動作時の信号電荷入力部、電荷転送領域、信号電荷出力部におけるポテンシャル図であり、信号電荷 Q_{sig} が転送される様子を表している。転送される信号電荷は電子なので、電位が低いほど電子にとってのポテンシャルは高く描かれている。このポテンシャル図を用いて本実施例の信号電荷転送動作を説明する。なお、6 は信号電荷入力部、5 は電荷転送領域、9 は信号電荷出力部として説明する。

【 0 0 2 3 】

図1 (b) は転送電荷である信号電荷担体（ここでは電子）がまだ信号電荷入力部6にある転送前の状態を示している。端子13, 15は同じ電位が与えられていても、異なる電位が与えられていてもよいが、異なる電位が与えられる場合は端子13の電位は端子15の電位よりも低い電位とする。端子8には信号電荷入力部6と電荷転送領域5とが非導通となるような低い電位が与えられる。端子11には信号電荷出力部9と電荷転送領域5とが導通となるような高い電位が与えられ、信号電荷出力部9は端子15よりも十分に高い電位が設定されており、電荷転送領域5での信号電荷となる電子はすべて信号電荷出力部9に拡散またはドリフトによって流れ出され、電荷転送領域5は完全空乏化されるようにする。

【0024】

図1 (c) は信号電荷 Q_{sig} が信号電荷入力部6から電荷転送領域5へと入力転送される様子を示す。この時、端子8には信号電荷入力部6と電荷転送領域5とが導通となるような高い電位が与えられて信号電荷の入力が行われる。なお、信号電荷入力部6は不純物濃度の小さい半導体領域であって、信号電荷担体（ここでは電子）が転送入力された後には完全空乏化するような構成としている。端子11, 13, 15の電位は図1 (b) の状態と同じである。

【0025】

図1 (d) は、信号電荷 Q_{sig} が信号電荷入力部6から信号電荷出力部9の方向へと電荷転送領域5の中を転送移動する様子を示す。この時、端子8は信号電荷入力用ゲート電極7がオフ状態になるような低い電位とし、また端子13の電位は端子15の電位よりも低い電位に設定する。この状態においては、半導体基板1には端子13から端子15に沿って電位勾配が生ずるが、この電位勾配は完全空乏化している電荷転送領域5にもそのまま現われるので、この電荷転送領域上にある信号電荷 Q_{sig} はこの電位勾配によってドリフト運動し、最終的には信号電荷出力部9に到達する。

【0026】

図1 (e) は信号電荷出力部9に転送された信号電荷が蓄積された様子を示す。ゲート電極10の下を通過して信号電荷 Q_{sig} が信号電荷出力部9に蓄積されると、端子11の電位は下がり信号電荷出力部9と電荷転送領域5とが非導通とな

り、信号電荷転送が完了する。

【0027】

以上説明した本実施例において、信号電荷出力部は転送動作前に電荷転送領域の信号電荷を全部ここに掃き出すことができ、また転送動作によって転送された信号電荷を蓄積できる手段であれば、信号電荷出力部たるN型半導体領域をフローティングディフュージョン構造として、転送された信号電荷による電位変化（電圧（信号）；別形態の電気信号となる。）を検知する手段と接続する構成であっても、またCCDの信号電荷入力部としてさらにCCD転送されるような構成であっても、またゲート電極10がなく信号電荷出力部9が電荷転送領域5と直接接続するような構成であってもよい。別形態の電気信号としては電圧信号の他に電流信号等がある。

【0028】

〔第2の実施例〕

図2は本発明の電荷転送装置の第2の実施例を示す断面図であり、同図において、16はN型の半導体基板、17は半導体基板16に電位を与えるための端子、18は半導体基板16中に形成されたP型のウエルである。図2においては図1と同じ部分については同一の番号を付して説明は省略する。本実施例では、端子17にはP型ウエル18とN型基板16とが逆バイアスとなるように、端子13、15のいずれの電位よりも高い電位が設定されているが、P型のウエル18中に形成された電荷転送装置の構成、動作は第1の実施例と同じである。

【0029】

本実施例においては、N型基板とP型ウエルとは電氣的に分離されるので、電荷転送装置が形成されるP型ウエル以外の場所に別の電氣的素子を独立に形成することができる。

【0030】

〔第3の実施例〕

図3（a）は本発明の電荷転送装置の第3の実施例を示す断面図、図3（b）～（d）はその転送方法を示すポテンシャル図である。

【0031】

図 3 (a) において、19 および 20 は電荷転送領域 5 の近傍に位置し、P 型基板 1 とオーミックコンタクトをとるための P 型の半導体領域であり、電荷転送方向 (図中 X 方向) に向かって順に並んだ場所にある。図 3 (a) では半導体領域 19, 20 は電荷転送領域 5 と重なっているが、これらを点線で示したのは、図 3 の紙面垂直方向に電荷転送領域 5 とは少しずれたところに位置していることを表すためである。端子 21 および 22 はそれぞれ半導体領域 19, 20 に電位を与えるための端子である。図 3 (a) においては、図 1 と同じ部分については同一の番号を付して説明は省略する。

【0032】

本実施例における、信号電荷入力動作、出力部の動作は第 1 の実施例と同じなので説明を省力し、電荷転送時の動作を、この時の電位ポテンシャル図である図 3 の (b), (c) (d) を使って説明する。

【0033】

図 3 (b) は信号電荷入力後のポテンシャル図であり、端子 21, 22, 15 は同電位、端子 13 にはこれらの電位よりも低い電位が供給され、半導体領域 12 から半導体領域 19 にわたる電位勾配により信号電荷が転送される様子を示している。電位勾配の位置は以下順次変わり、図 3 (c) では半導体領域 19 と半導体領域 20 との間で電位勾配が生じ、図 3 (d) では領域 20 と領域 14 との間で電位勾配が生ずるように、端子 13, 15, 21, 22 の電位を変化させている。このように信号電荷が位置する場所に局所的に電位勾配を与えれば、供給する電位差が同じであれば、第 1 の実施例と比べて大きな電位勾配によって電荷転送を行えるので、より高速の信号電荷転送を実現できる。なお本実施例は第 2 の実施例のように N 型半導体基板中の P 型ウエルで実現することも当然可能である。

【0034】

以上説明した、第 1、第 2、第 3 の実施例においては、電荷転送路 (電荷転送領域) は半導体界面部に接する N 型半導体領域としているが、半導体界面部近傍は基板またはウエルと同じ P 型の半導体層とし、電荷転送路となる N 型半導体領域は半導体基板に埋め込まれた構造を採用してもよい。この埋め込み型構造の場合

合には電荷転送路が半導体界面に接する場合よりも信号電荷の易動度が高いため、より速い電荷転送ができるうえ、電荷転送中に電荷転送路から発生する暗電流の発生が小さくできるのでノイズの小さい信号電荷が得られる。

【 0 0 3 5 】

また、以上の実施例においては、すべて電荷転送路はN型半導体領域、転送される信号電荷は電子としているが、半導体のP型、N型を逆に形成、与える電位の極性も逆に設定し、転送される信号電荷をホールとしてもよい。

【 0 0 3 6 】

〔第4の実施例〕

本発明の第4の実施例は本発明の電荷転送による固体撮像装置であり、この固体撮像装置の回路を図4に示し、そして断面構造を図5、図6に示す。なお、図4、図5、図6において、図1、図2、図3と同じ部分については同一の番号を付して詳しい説明は省略する。

【 0 0 3 7 】

図4における固体撮像装置は単位画素が2次元的に配列され、その画素列の間に電荷転送領域5が配列されるものであり、これらの画素領域はP型ウエル18中に形成されているが、ここでは説明の簡単化のため2×2画素で示されている。P型ウエル18の電位は図中の下辺における領域12と上辺における領域14から供給され、領域12と領域14との間のP型ウエル18の電位はウエル抵抗27を介して設定される。26は入射光によって発生した信号電荷担体（ここでは電子）を蓄積する領域6とP型ウエル18とで形成されるフォトダイオードである。25は電荷転送領域5とP型ウエル18とで形成されるダイオードを表す。画素23は領域6、ゲート電極7（ゲート電極7、領域6、領域5の一部でMOSスイッチを構成する。）、フォトダイオード26で構成されている。28は配列された画素を1行ずつ選択していくための垂直シフトレジスタであり、その出力24-1、24-2はそれぞれ1行目および2行目の画素における転送用ゲート電極7に接続されている。

【 0 0 3 8 】

ゲート電極7をHレベルとして領域6から領域（電荷転送領域）5に転送され

た信号電荷は領域 9 に転送される。ゲート電極 1 0 は領域 5 の一部と領域 9 とで MOS スイッチを構成している。領域 9 はここではフローティングディフュージョンである。2 9 は領域 9 と P 型ウェル 1 8 との間に形成されるダイオードを示す。以上が光電変換画素領域およびここから転送される信号電荷出力部の構成である。

【 0 0 3 9 】

次に、上記信号電荷出力部に転送出力された画素の信号電荷を撮像信号として読み出すための読み出し回路の構成について説明する。3 0 はそのゲートが電荷出力部となる領域 9 と接続するソースフォロワンプ用 MOS トランジスタ、3 1 は定電流供給用 MOS トランジスタ、3 3 は領域 9 をリセットするための MOS トランジスタである。3 5 は電源電位供給線であり、MOS トランジスタ 3 0 のドレイン部および MOS トランジスタ 3 3 のドレイン部と接続する。3 2 は MOS トランジスタ 3 1 のゲートに電位を供給するための端子であり、MOS トランジスタ 3 1 が定電流源として動作するようその電位が設定されている。3 4 は MOS トランジスタ 3 3 のゲートにパルスを供給するための端子、3 6 は MOS トランジスタ 3 0 と MOS トランジスタ 3 1 とで形成されるソースフォロワの出力信号線である。3 7 は上記ソースフォロワのリセット出力電圧を蓄積するための蓄積容量、3 8 はリセットレベルに信号が上乘せされた上記ソースフォロワ出力電圧を蓄積するための蓄積容量、3 9、4 0 はそれぞれ出力信号線 3 6 と蓄積容量 3 7、出力信号線 3 6 と蓄積容量 3 8 とをスイッチするための MOS トランジスタ、4 1、4 2 はそれぞれ MOS トランジスタ 3 9、4 0 のゲートにパルスを供給するための端子、4 3、4 4 はそれぞれ蓄積容量 3 7、3 8 に蓄積された電圧が導かれる水平出力線、4 5、4 6 はそれぞれ蓄積容量 3 7 と水平出力線 4 3、蓄積容量 3 8 と水平出力線 4 4 との導通を制御するための MOS トランジスタ、4 7、4 8 はそれぞれ水平出力線 4 3、水平出力線 4 4 をリセットするための MOS トランジスタ、4 9 は MOS トランジスタ 4 7、4 8 のゲートにパルスを供給するための端子、5 0 は水平出力線 4 3、4 4 のリセット電位を供給する端子、5 1 は各列毎の蓄積容量を順次選択走査するための水平シフトレジスタ、5 2 - 1、5 2 - 2 は水平シフトレジスタ 5 1 の出力であり、それぞれ 1 列目の

MOSトランジスタ45と46のゲート、2列目のMOSトランジスタ45と46のゲートに接続されている。53は水平出力線43の電位と水平出力線44の電位との差分電圧をとって出力するための差動アンプ、54は差動アンプ53の出力端子である。

【0040】

図4におけるMOSトランジスタはここではすべてN型MOSトランジスタとしており、そのゲートがHighレベルの時に導通、Lowレベルの時に非導通状態となる。また読み出し回路におけるMOSトランジスタは、P型ウエル18とは電氣的に独立した別のP型ウエル中に形成されている。

【0041】

図5は、本実施例の画素および電荷転送領域の横方向の断面を示すものであり、同図において、58はP型ウエル領域18の界面に設けられたP型の半導体層であって、P型ウエル領域18と電氣的に導通しており、光信号電荷を蓄積する領域6および電荷転送領域5がともに半導体中に埋め込まれた構造となるようにしている。59は信号電荷転送領域5への光入射をさえぎるための遮光層である。信号電荷は図5の紙面垂直方向に転送される。

【0042】

図6は、本実施例の電荷転送領域の縦方向すなわち転送方向の断面を示すものである。すでに説明した部分については同一の番号を付して説明は省略する。

【0043】

次に、図4の固体撮像装置の動作を図7を用いて説明する。図7はパルスタイミングチャートであり、記号φのあとにつけた番号は図4における端子の番号を示している。また動作タイミングに従い、T1からT6で区分される期間は、ある特定の動作期間であることを表す。なお端子13には常に一定の電位が供給されるので、図7には明記していない。

【0044】

図7におけるT1期間は電荷出力部となる領域9と電荷転送領域5のリセット期間であり、領域9はMOSトランジスタ33を通じて高い電位である電源線と導通している。この時、電荷転送領域5にある信号電荷たる電子はゲート電極1

0 の下のチャンネルを通して領域 9 に掃き出され、領域 5 は完全空乏化される。

【 0 0 4 5 】

次の T 2 期間はノイズ読み出し期間であり、この期間は端子 1 1, 3 4 が Low レベルになり、領域 9 は浮遊状態となる。領域 9 の電位は T 1 期間におけるリセット動作により電源線電位を保っており、MOS トランジスタ 3 0, 3 1 で形成されるソースフォロワのリセット出力電位が MOS トランジスタ 3 9 を通して蓄積容量 3 7 に蓄積される。このソースフォロワのリセット出力電位は、各列にある MOS トランジスタ 3 0 のしきい電圧値のばらつきのため各列毎に異なる。またひとつのソースフォロワをとってみても、領域 9 の容量に依存した熱雑音いわゆる kTC ノイズがあるため、繰り返される T 2 期間の動作のたびに異なるリセット出力電位を生ずる。

【 0 0 4 6 】

次の T 3 期間は画素における電荷入力部となる領域 6 に蓄積された信号電荷を電荷転送領域 5 に転送入力する期間である。この動作は垂直シフトレジスタ 2 8 によって選択された行のゲート電極 7 にパルスをかけることで行う。引き続く T 4 は電荷転送期間である。端子 1 5 には端子 1 3 よりも高い電位が与えられ、信号電荷担体（ここでは電子）は図 4 においては上の方向にドリフト移動していき、最終的にはゲート 1 0 の下を通して領域 9 に出力される。

【 0 0 4 7 】

次の T 5 期間は信号読み出し期間である。電荷出力部の領域 9 には T 2 期間におけるリセット状態に転送された信号電荷が上乘せされている。よってソースフォロワの出力信号線 3 6 にはノイズレベルに信号分が上乘せされた出力が出ており、この電圧が MOS トランジスタ 4 0 を通して蓄積容量 3 8 に蓄積される。期間 T 6 は水平走査期間であり、水平出力線 4 3, 4 4 がリセット用 MOS トランジスタ 4 7, 4 8 を通してリセットされた後、水平シフトレジスタ 5 1 に選択された列の蓄積容量 3 7, 3 8 に蓄積された電圧がそれぞれ水平出力線 4 3, 4 4 に導かれ、差動アンプ 5 3 に入力されるので、差動アンプ 5 3 からはノイズレベルが差し引かれた純粋な信号電圧のみが出力される。

【 0 0 4 8 】

垂直シフトレジスタが一段進むごとに上述した一連の動作が繰り返され、最終的にはすべての行の画素信号が読み出されることで撮像信号が形成される。

【 0 0 4 9 】

本実施例では、各列に設けたソースフォロワによって転送された信号電荷を電圧信号に変換しているが、ソースフォロワ以外のアンプを用いてもよいし、またノイズ除去方式としてクランプ回路等の方式を用いてもよい。すなわち読み出し回路系については、転送された画素の信号電荷を電気信号に変換し、これを順次読み出して撮像信号を形成できれば、どんな読み出し回路系を用いてもよい。

【 0 0 5 0 】

以上説明した本実施例では画素のフォトダイオード面積を広く設計することにより、広ダイナミックレンジ、高感度を同時に実現でき、また本実施例では埋め込み型フォトダイオードおよび埋め込みダイオードによる転送領域が形成されているので、暗電流によるノイズの発生が小さく、また高速の電荷転送により動画にも対応した固体撮像装置を提供することができる。さらに本実施例の固体撮像装置については、MOSダイオードを使った電荷転送素子は使われていなく、読み出し回路はMOSトランジスタのみで構成できる。よって、この固体撮像装置はCCDプロセスではなく、簡単なCMOSプロセスをもとに製造ができるので、製造コストが安価にできる。

【 0 0 5 1 】

[第5の実施例]

本発明の第5の実施例は本発明の電荷転送による固体撮像装置のひとつの例であり、これを図8に示す。図8において、図1、図2、図3、図4と同じ部分については同一の番号を付して詳しい説明は省略する。

【 0 0 5 2 】

図8において、55は転送された信号電荷を水平転送するための水平CCD、56は水平CCD55から出力される信号電荷量を検知し電気信号として出力するためのアンプ、57はアンプ56の出力端子である。画素および電荷転送領域の構成は第4の実施例と同じであるが、電荷出力部9はフローティングディフュージョンではなく、電荷がない時には完全空乏化し、水平CCD55のゲート電

極によって形成される空乏層に転送することのできる水平CCD55への入力部である。本実施例は画素信号の垂直方向電荷転送動作は第4の実施例と同じであるが、ノイズ読み出しはなく、転送された画素信号電荷をそのまま水平CCDに入力し、水平転送にしたがって出力端子57から撮像信号を得るものである。

【0053】

本実施例では画素のフォトダイオード面積を広く設計することにより、広ダイナミックレンジ、高感度を同時に実現でき、また高速の垂直電荷転送により可視光の動画にも対応した固体撮像装置を提供することができる。また本実施例では信号電荷を水平CCDによって転送するため、読み出し回路から発生するノイズの発生が小さい低ノイズ信号を得ることができる。

【0054】

以上説明した第4、第5の実施例では、画素および電荷転送領域がウエル内に形成された第2実施例の構成が使われているが、これらが第1実施例のように半導体基板に形成されていても、また第3実施例のように電位勾配をかける場所を電荷転送路に沿って順次移動させるような構成にしてもよい。また画素信号電荷は一方向に転送されるだけでなく、電荷転送路の電位勾配の方向設定によって上下2方向どちらにも転送できるようにし、電荷出力部9を電荷転送領域5の両端に設ける構成にしてもよい。

【0055】

【発明の効果】

以上説明したように、本発明によれば、低ノイズで高速の信号電荷転送を行う電荷転送装置を実現することができる。また本発明の電荷転送装置による画素からの信号電荷を転送する構成を採用することで、可視光の動画にも対応できる速さで駆動する高感度、高ダイナミックレンジの固体撮像装置を提供することができる。

【図面の簡単な説明】

【図1】

本発明の第1実施例の電荷転送装置を説明する図である。

【図2】

本発明の第 2 実施例の電荷転送装置を説明する図である。

【図 3】

本発明の第 3 実施例の電荷転送装置を説明する図である。

【図 4】

本発明の第 4 実施例の固体撮像装置を説明する回路図である。

【図 5】

本発明の第 4 実施例の固体撮像装置を説明する断面構造図である。

【図 6】

本発明の第 4 実施例の固体撮像装置を説明する断面構造図である。

【図 7】

本発明の第 4 実施例の固体撮像装置の動作を説明するタイミングチャート図である。

【図 8】

本発明の第 5 実施例の固体撮像装置を説明する回路図である。

【図 9】

従来の電荷転送装置の動作を説明するための図である。

【符号の説明】

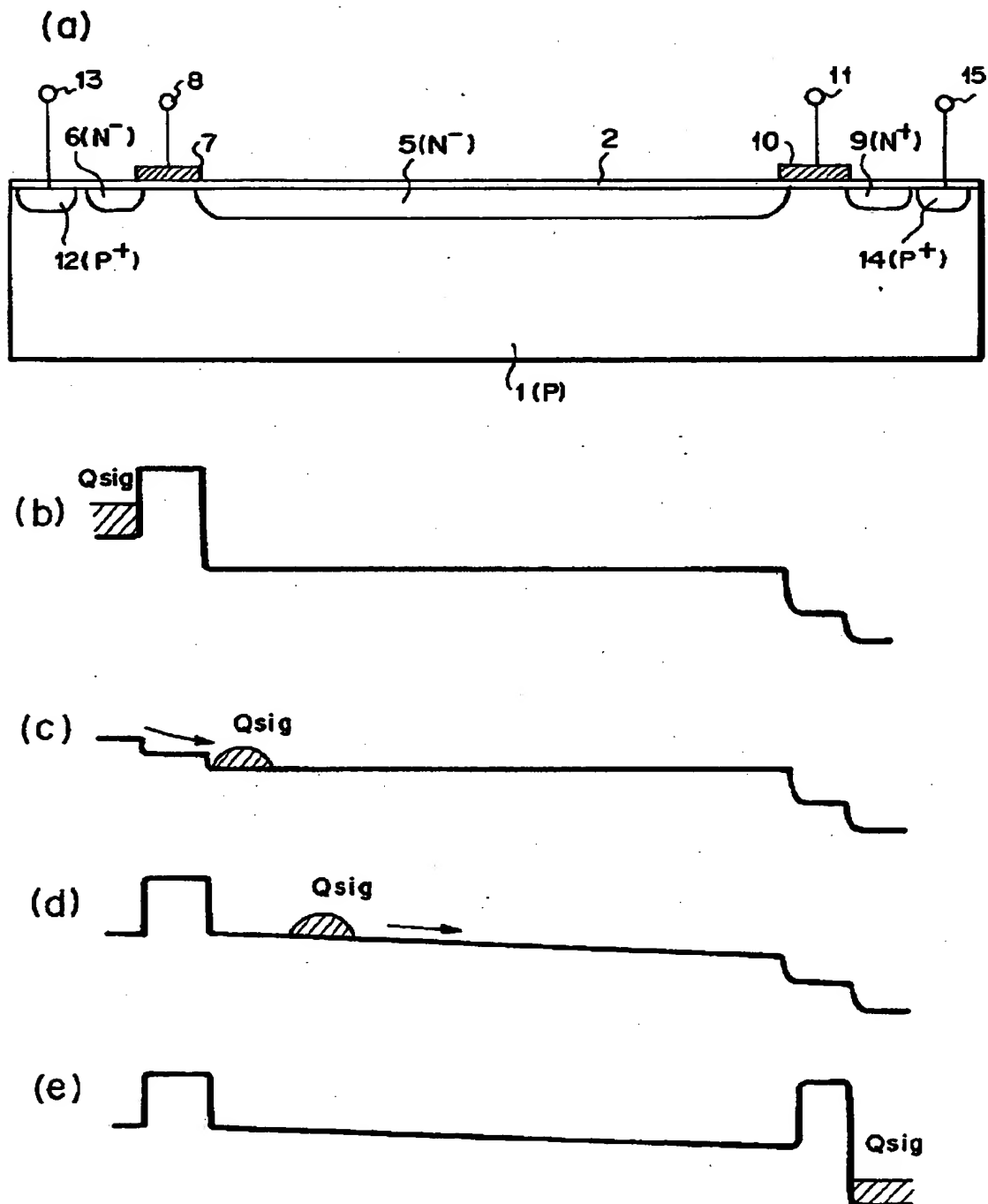
- 1 半導体基板
- 2 絶縁体膜
- 3 ゲート電極
- 4 ゲート電極
- 5 電荷転送領域
- 6 信号電荷入力部
- 7 ゲート電極
- 8 パルス入力端子
- 9 信号電荷出力部
- 10 ゲート電極
- 11 パルス入力端子
- 12 半導体基板への電位供給部

- 1 3 電位供給端子
- 1 4 半導体基板への電位供給部
- 1 5 電位供給端子
- 1 6 半導体基板
- 1 7 電位供給端子
- 1 8 ウエル領域
- 1 9 半導体基板への電位供給部
- 2 0 半導体基板への電位供給部
- 2 1 電位供給端子
- 2 2 電位供給端子
- 2 3 画素
- 2 4 - 1, 2 4 - 2 パルス供給線
- 2 5 ダイオード
- 2 6 フォトダイオード
- 2 7 ウエル抵抗
- 2 8 垂直シフトレジスタ
- 2 9 ダイオード
- 3 0 増幅用MOSトランジスタ
- 3 1 定電流供給用MOSトランジスタ
- 3 2 パルス供給端子
- 3 3 リセット用MOSトランジスタ
- 3 4 パルス供給端子
- 3 5 電源線
- 3 6 ソースフォロウ出力線
- 3 7 信号蓄積容量
- 3 8 信号蓄積容量
- 3 9 MOSトランジスタ
- 4 0 MOSトランジスタ
- 4 1 パルス供給端子

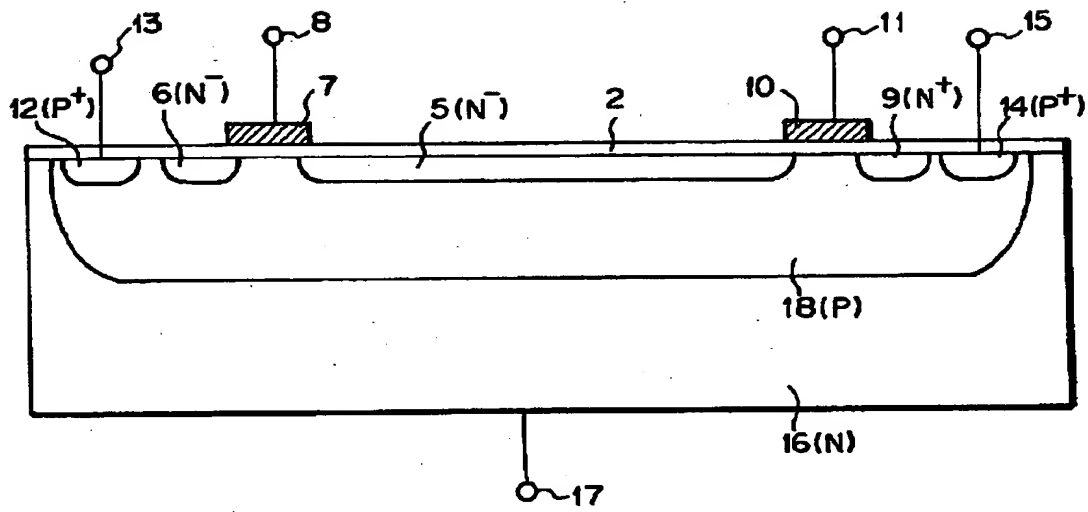
- 4 2 パルス供給端子
- 4 3 水平出力線
- 4 4 水平出力線
- 4 5 MOSトランジスタ
- 4 6 MOSトランジスタ
- 4 7 MOSトランジスタ
- 4 8 MOSトランジスタ
- 4 9 パルス供給端子
- 5 0 電位供給端子
- 5 1 水平シフトレジスタ
- 5 2-1, 5 2-2 水平シフトレジスタ出力線
- 5 3 差動アンプ
- 5 4 出力端子
- 5 5 水平CCD
- 5 6 アンプ
- 5 7 出力端子
- 5 8 ウエル18と同じ導電型の半導体層
- 5 9 遮光層

【書類名】 図面

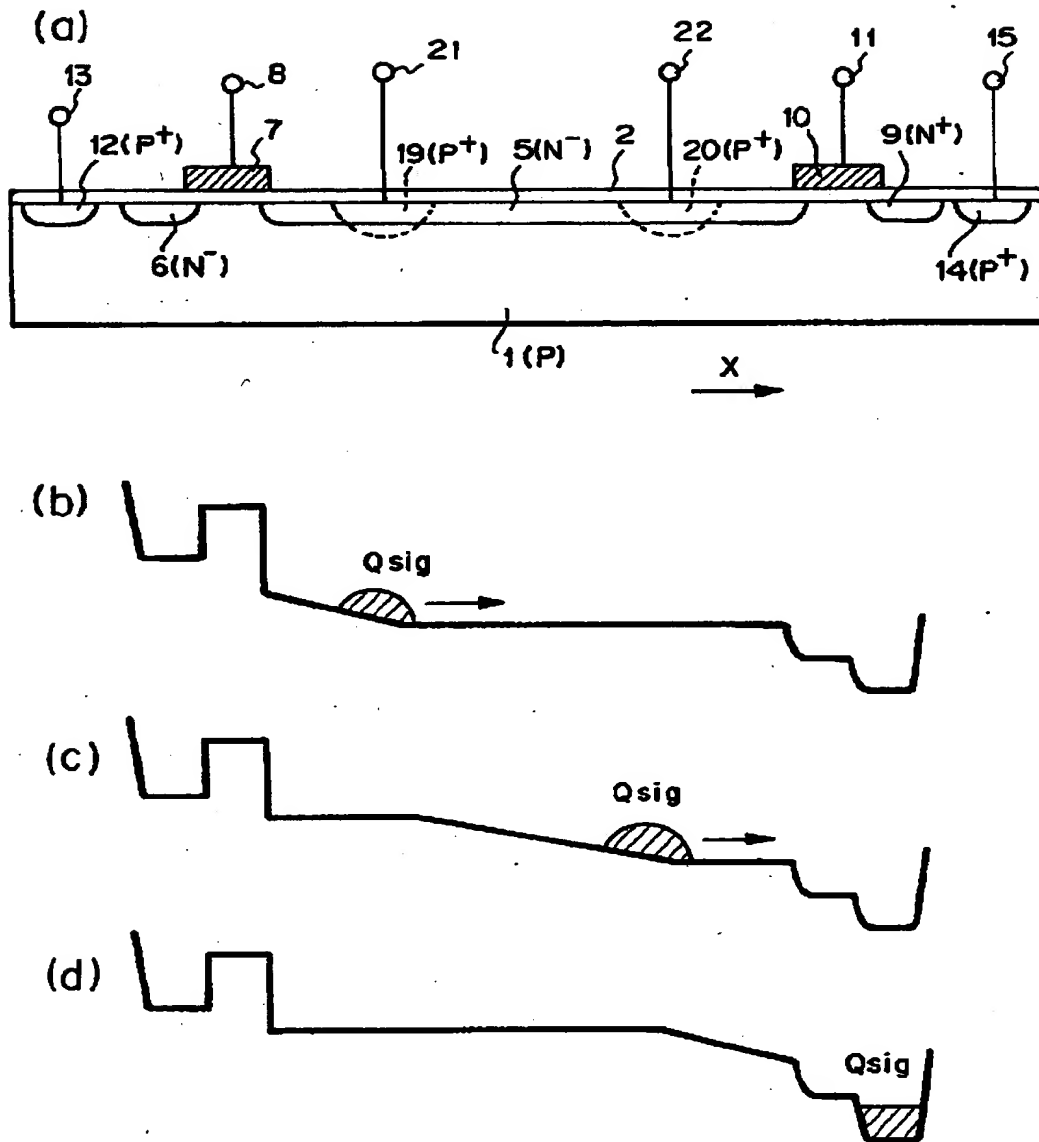
【図 1】



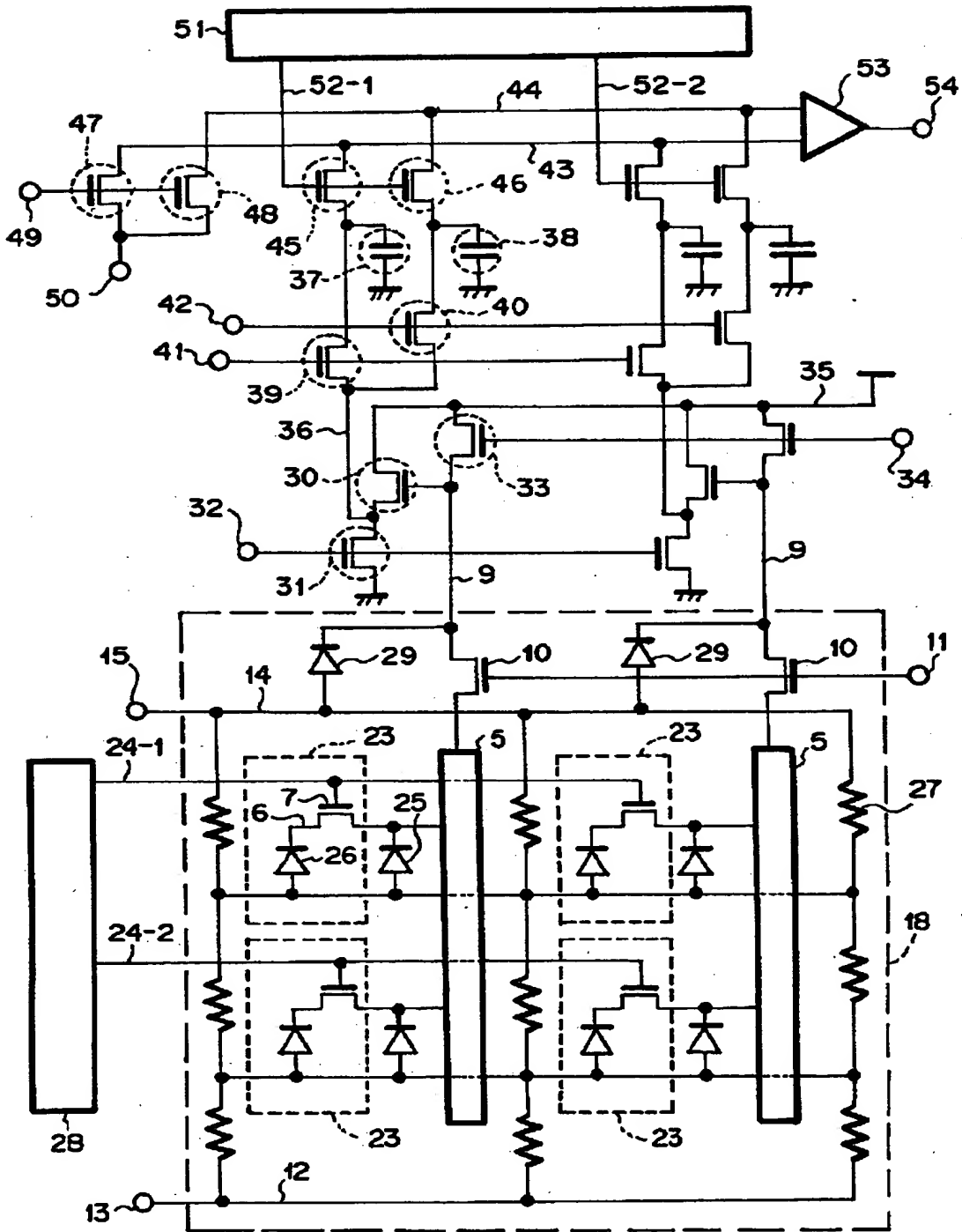
【図2】



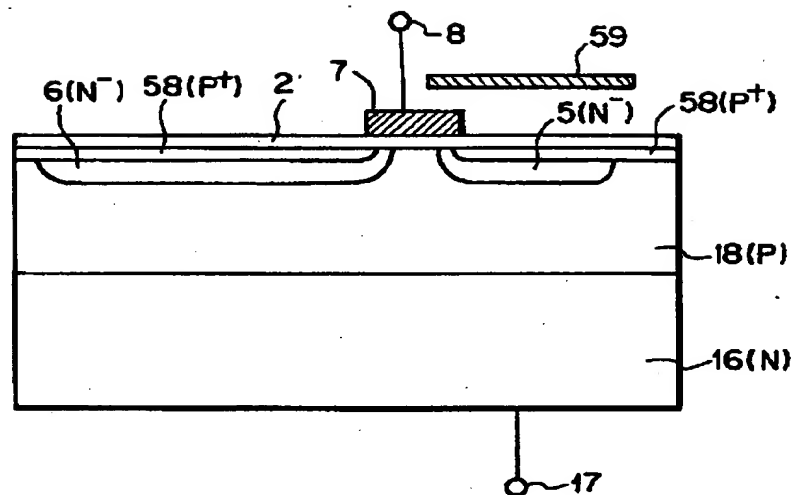
【図3】



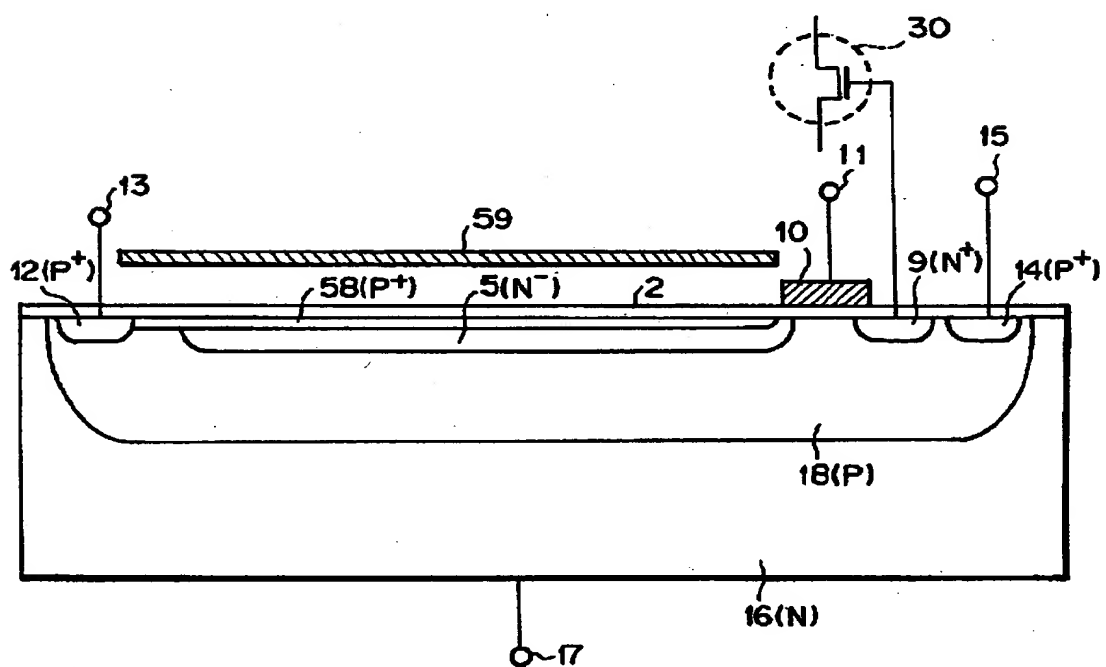
【図4】



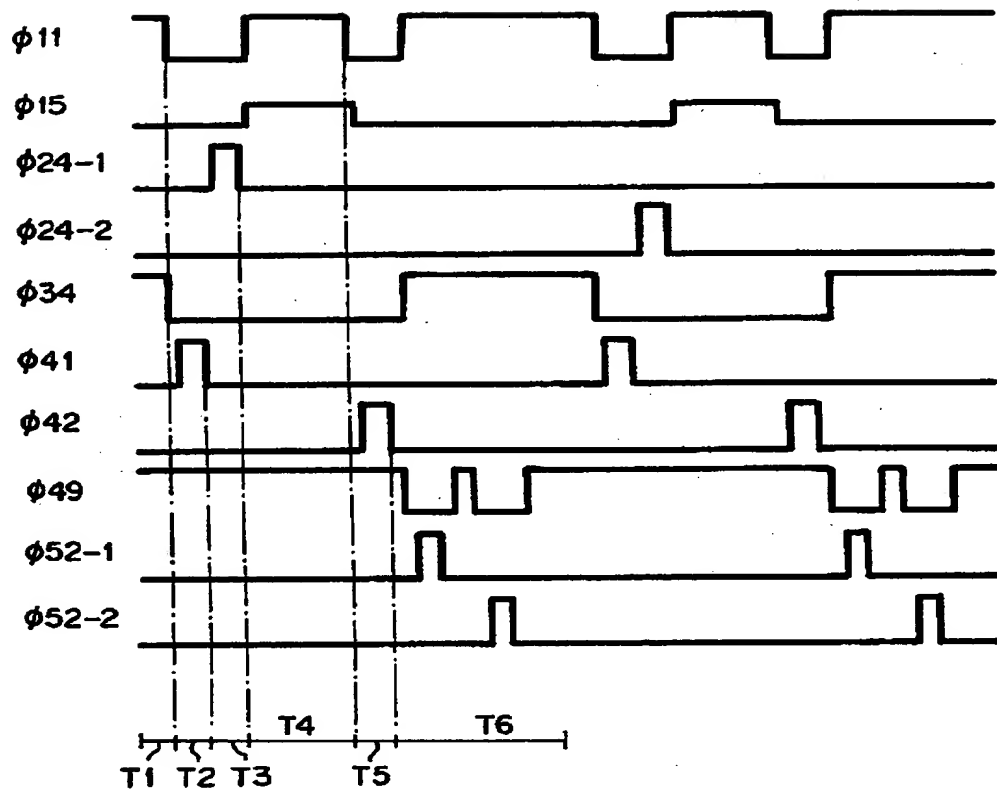
【図5】



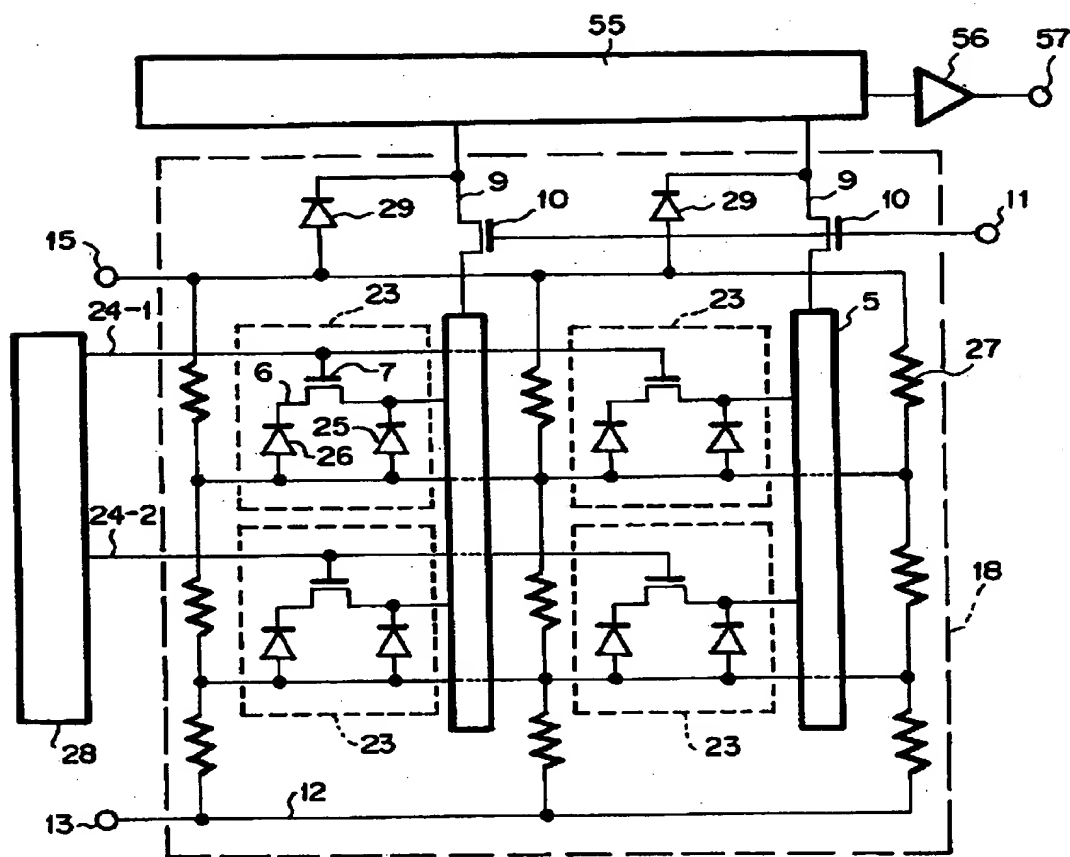
【図6】



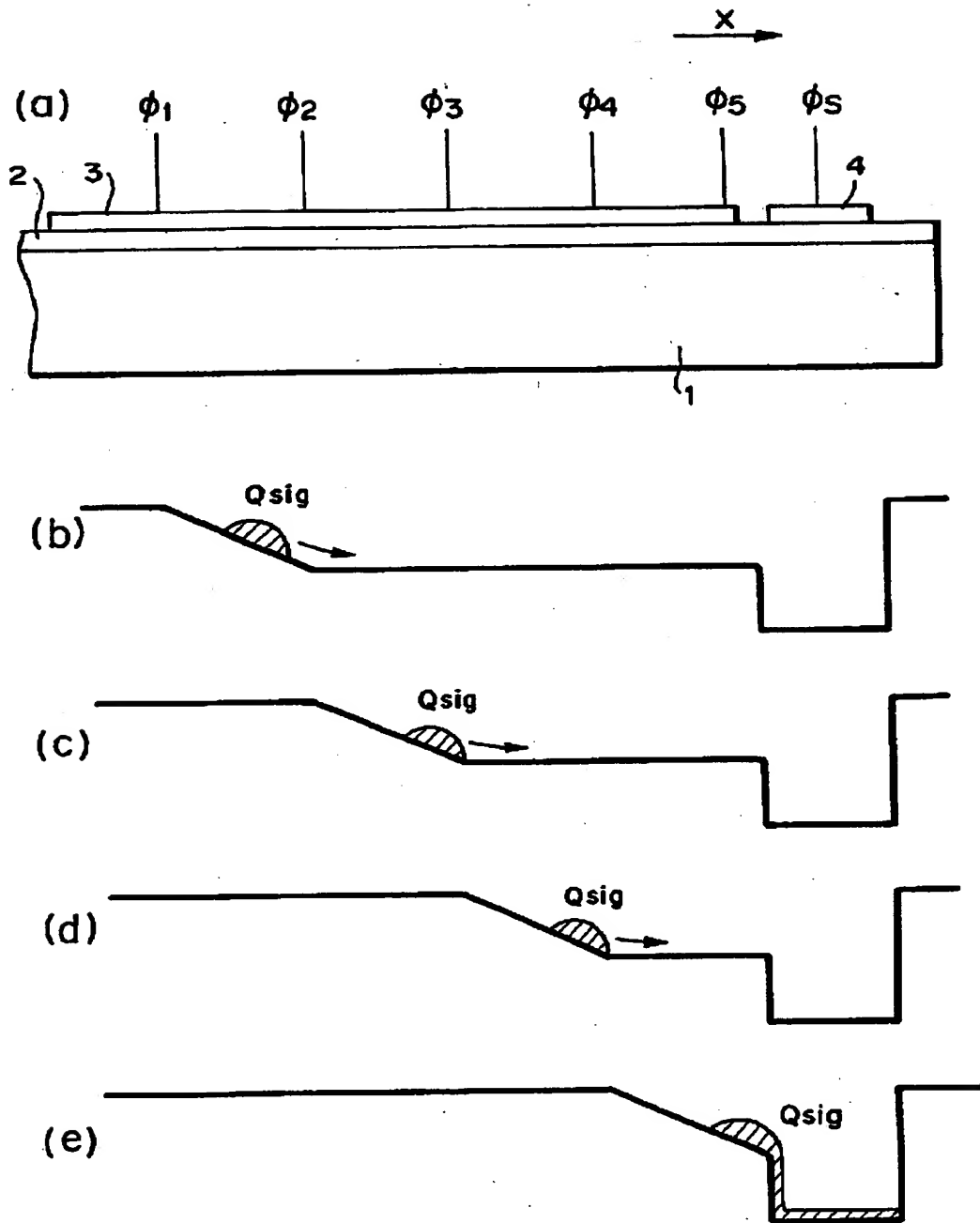
【図7】



【図8】



【図9】



【書類名】 要約書

【要約】

【課題】 低ノイズで高速の信号電荷転送を行う。

【解決手段】 一導電型の半導体基板 1 と、半導体基板 1 中に形成され且つ該半導体基板 1 と接合してダイオードを形成する、半導体基板 1 とは反対の導電型の電荷転送領域 5 と、電荷転送領域 5 に信号電荷を入力するための信号電荷入力部 6 と、電荷転送領域 5 から転送されてきた信号電荷を蓄積するための信号電荷出力部 9 と、半導体基板 1 に電位勾配を与えるための複数の独立の電位供給手段 1 2、1 3、1 4、1 5 とを有し、複数の電位供給手段により形成された電位勾配によって電荷転送領域 5 にある信号電荷を転送してなる。

【選択図】 図 1

特2000-172215

出 願 人 履 歴 情 報

識別番号

[000001007]

1. 変更年月日

1990年 8月30日

[変更理由]

新規登録

住 所

東京都大田区下丸子3丁目30番2号

氏 名

キヤノン株式会社